

Version du 12 janvier 2022.

La version la plus récente est disponible en ligne à l'URL :

<http://matherat.net/publis.pdf>

Pour télécharger le fichier **bibtex** correspondant :

<http://matherat.net/matherat.bib>

Une version réduite de publications sélectionnées est disponible à l'URL :

<http://matherat.net/selection-publis.pdf>

## Liste des publications

### Circuits asynchrones (*Clockless*)

- [1] Philippe MATHERAT & Marc-Thierry JAEKEL, « Relativistic causality and clockless circuits », in : *ACM-JETC (Journal of Emerging Technologies in Computing Systems)*, volume 7, n° 4, dec 2011, ISSN 1550-4832, doi :10.1145/2043643.2043650, <http://doi.acm.org/10.1145/2043643.2043650>.  
(REF. BIBTEX : 'PM-MTJ:JETC2011')  
Accessible à :  
<http://hal.archives-ouvertes.fr/hal-00389739/fr/>,  
et aussi à :  
<http://arxiv.org/abs/1112.5200>.
- [2] Philippe MATHERAT, « Calculer avec des phases », in : *HAL - Archives ouvertes*, 1<sup>er</sup> décembre 2010, <http://hal.archives-ouvertes.fr/hal-00541759/fr/>.  
(REF. BIBTEX : 'PM:cadp10')
- [3] Philippe MATHERAT, « Clockless components and relativity », in : *HAL - Archives ouvertes*, 29 mai 2009, <https://hal.archives-ouvertes.fr/hal-00389739v1>.  
(REF. BIBTEX : 'PM:ccr-09')  
Version préliminaire de [1]
- [4] Bertrand RUSSELL & Philippe MATHERAT, « Conséquences philosophiques de la relativité », 2008, <http://matherat.net/publications/Russell/cons-phil.pdf>.  
(REF. BIBTEX : 'PM:russ-08')  
Traduction en français de l'article de Bertrand Russell : "Philosophical consequences of relativity", paru dans *Britannica*, 13<sup>ème</sup> édition, 1926 [?]
- [5] Philippe MATHERAT & Marc-Thierry JAEKEL, « Concurrent computing machines and physical space-time », in : *Mathematical Structures for Computer Science (MSCS)*, volume 13, n° 5, pages 771–798, oct 2003, doi :10.1017/S0960129503004067, <http://journals.cambridge.org/action/displayAbstract?fromPage=online&aid=182343>.  
(REF. BIBTEX : 'matherat2003')  
Ce tome est le deuxième tome d'un numéro spécial double : "The Difference between Concurrent and Sequential Computation", éditeur : Cambridge University Press.  
Article accessible à :  
<http://arxiv.org/abs/cs/0112020>,  
notice sur HAL :  
<http://hal.archives-ouvertes.fr/hal-01166313v1>.
- [6] Philippe MATHERAT & Marc-Thierry JAEKEL, « Processeurs asynchrones et relativité », in : *Pour la Science*, volume 301, page 40, novembre 2002, <https://www.pourlascience.fr/util/actualites/pour-la-science-301-546.php>.

(REF. BIBTEX : 'PM:pls-02')

Encadré accessible à :

<http://matherat.net/publications/pls02/par.html>.

Cet encadré est inséré au sein de l'article "Ordinateurs asynchrones", de Ivan Sutherland et Jo Ebergen, qui lui, occupe les pages 36 à 42.

Cet article de Sutherland et Ebergen paru dans "Pour la Science" est une traduction en français d'un article original en anglais paru dans "Scientific American" d'août 2002.

- [7] Philippe MATHERAT & Marc-Thierry JAEKEL, « Concurrent computing machines and physical space-time », Rapport interne LPTENS 01/05, Laboratoire de physique théorique de l'ENS, novembre 2001.

(REF. BIBTEX : 'PM-MJ:ccmps-1pt01')

Édition en rapport interne de [5]

## Dissipation du calcul

- [8] M. SLIMANI, F. SILVEIRA & P. MATHERAT, « Variability modeling in near-threshold CMOS digital circuits », in : *Microelectronics Journal*, volume 46, pages 1313–1324, 2015,

<http://www.sciencedirect.com/science/article/pii/S0026269215002372>.

(REF. BIBTEX : 'MS:MJ-15')

- [9] M. SLIMANI, P. MATHERAT & Y. MATHIEU, « A dual threshold voltage technique for glitch minimization », in : *19th IEEE International Conference on Electronics, Circuits and Systems (ICECS)*, Séville, Espagne, décembre 2012, doi :10.1109/ICECS.2012.6463554,

<http://ieeexplore.ieee.org/xpl/articleDetails.jsp?arnumber=6463554>.

(REF. BIBTEX : 'MS:ICECS12')

Notice sur HAL :

<https://hal.archives-ouvertes.fr/hal-01166345v1>

- [10] Mariem SLIMANI, Fernando SILVEIRA & Philippe MATHERAT, « Variability-Speed-Consumption Trade-off in Near Threshold Operation », in : José AYALA, Braulio GARCÍA-CÁMARA, Manuel PRIETO, Martino RUGGIERO & Gilles SICARD (editors), *Integrated Circuit and System Design. Power and Timing Modeling, Optimization, and Simulation. - PATMOS 2011 (Madrid, Spain) Proceedings*, volume 6951 of *Lecture Notes in Computer Science 6951*, pages 308–316, Springer Berlin / Heidelberg, 26-29 sept 2011, ISBN 978-3-642-24153-6, doi :10.1007/978-3-642-24154-3\_31,

<http://www.springer.com/computer/communication+networks/book/978-3-642-24153-6>.

(REF. BIBTEX : 'MS-FS-PM:patmos-11')

accessible à :

<http://hal.archives-ouvertes.fr/hal-00629297/fr/>

- [11] Mariem SLIMANI & Philippe MATHERAT, « Multiple threshold voltage for glitch power reduction », in : IEEE XPLORE (editor), *Faible Tension Faible Consommation (FTFC), 2011*, pages 67–70, Marrakech, Morocco, juillet 2011, doi :10.1109/FTFC.2011.5948921,

[http://ieeexplore.ieee.org/xpls/abs\\_all.jsp?arnumber=5948921](http://ieeexplore.ieee.org/xpls/abs_all.jsp?arnumber=5948921).

(REF. BIBTEX : 'MS-PM:mtvgpr-11')

accessible à :

<http://hal.archives-ouvertes.fr/hal-00598877/fr/>

- [12] Mariem SLIMANI & Philippe MATHERAT, « Analyse d'architectures de multiplieurs en vue de la basse consommation », in : *Journées Nationales du Réseau Doctoral en Microélectronique*, Montpellier, 2010,

<http://hal.archives-ouvertes.fr/hal-00491095/fr/>.

(REF. BIBTEX : 'MSPM:jnrndm-2010')

du 7 au 9 juin

- [13] Philippe MATHERAT, « L'écriture et le réchauffement de la terre », in : *HAL - Archives ouvertes*, 24 au 26 janvier 2008, <http://halshs.archives-ouvertes.fr/halshs-00270714/fr/>.

(REF. BIBTEX : 'PM:ecr-rech-08')

Participation au colloque : "Écritures : sur les traces de Jack Goody", organisé par l'ENSSIB, avec la collaboration de l'équipe "Réseaux, Savoirs & Territoires" de l'ENS, à l'initiative de Éric Guichard.

<http://barthes.enssib.fr/colloque08/>

- [14] Philippe MATHERAT, « Où en est-on de la dissipation du calcul? Retour à Bennett », in : *Annales des télécommunications*, volume 62, n° 5-6, pages 690–713, mai-juin 2007,

<http://hal.archives-ouvertes.fr/hal-00082436/fr/>.

(REF. BIBTEX : 'PM:dis-cal-ben-2007')

URL du journal :

<https://annalsoftelecommunications.wp.imt.fr/special-issue-modeling-and-simulation-in-optical-networks-design/>.

Ce texte est issu de l'exposé [?].

- [15] Philippe MATHERAT, « Où en est-on de la dissipation du calcul? Retour à Bennett », in : *HAL - Archives ouvertes*, 27 juin 2006,

<http://hal.archives-ouvertes.fr/hal-00082436/fr/>.

(REF. BIBTEX : 'PM:HAL-6-06')

Première version de [14]

- [16] Philippe MATHERAT, « Les rouages de l'oubli », in : *Cahiers de médiologie*, volume 16, pages 92–101, septembre 2003.

(REF. BIBTEX : 'PM:cm-03')

URL du journal :

<https://www.mediologie.org/cahiers-de-mediologie>

Le titre du volume est : "Éternel éphémère", éditeur Fayard.

Une version preprint de cet article, sous le titre "Oubli convenu", est accessible à :

<http://halshs.archives-ouvertes.fr/halshs-00192361/fr/>.

- [17] Philippe MATHERAT & Marc-Thierry JAEKEL, « Dissipation logique des implémentations d'automates - dissipation du calcul », in : *Technique et Science Informatiques*, volume 15, n° 8, pages 1079–1104, octobre 1996,

<http://hal.archives-ouvertes.fr/hal-00180863/fr/>.

(REF. BIBTEX : 'matherat1996')

URL du journal :

<https://tsi.revuesonline.com/acceuil.jsp>.

Cet article a ensuite été traduit en langue anglaise : [18]

- [18] Philippe MATHERAT & Marc-Thierry JAEKEL, « Logical Dissipation of Automata Implements - Dissipation of Computation », in : *arxiv.org*, may 1998,

<http://arxiv.org/abs/quant-ph/9805018>.

(REF. BIBTEX : 'PM-MTJ:ar1998')

Traduction en langue anglaise de [17]

- [19] Philippe MATHERAT & Marc-Thierry JAEKEL, « Dissipation logique des implémentations d'automates - Dissipation du calcul », Rapport interne LIENS 95-3, Laboratoire d'Informatique de l'ENS, février 1995.

(REF. BIBTEX : 'PM-MJ:TSI-dissip95')

70 pages, version preprint de [17], comprenant une deuxième partie plus détaillée

## Dissipation et synchronisation

- [20] Philippe MATHERAT, « Rapport final du projet GET incitatif NON-INV », Rapport interne, Institut-Télécom, 2007.

(REF. BIBTEX : 'PM:rap-non-inv07')

Rapport sur le projet NON-INV réalisé sur l'année civile 2006 : "Étude des rapports entre l'irréversibilité en physique et les fonctions difficilement inversibles en mathématiques"

- [21] Philippe MATHERAT, « Le temps du calcul et le temps des ordinateurs », in : *HAL - Archives ouvertes*, 23 août 2006,

<http://hal.archives-ouvertes.fr/ccsd-00089817>.

(REF. BIBTEX : 'PM:HAL-8-06')

Transcription de la conférence [?]

## Fiabilité des circuits intégrés

- [22] A. BEN DHIA, S. NASCIMENTO PAGLIARINI, L. ALVES DE BARROS NAVINER, H. MEHREZ & Ph. MATHERAT, « A defect-tolerant area-efficient multiplexer for basic blocks in SRAM-based FPGAs », in : *European Symposium on Reliability of Electron Devices, Failure Physics and Analysis (ESREF)*, pages 1189–1193, Arcachon, France, octobre 2013, <http://hal-institut-telecom.archives-ouvertes.fr/hal-01062075>.  
(REF. BIBTEX : 'AB:ESREF-13')
- [23] A. BEN DHIA, L. ALVES DE BARROS NAVINER & Ph. MATHERAT, « Evaluating CLB Designs under Multiple SETs in SRAM-based FPGAs », in : *IEEE Symp. Defect and Fault Tolerance (DFT)*, pages 112–117, New-York City, USA, octobre 2013, <http://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=6653592>.  
(REF. BIBTEX : 'AB:DFT-13')
- [24] T. AN, L. ALVES DE BARROS NAVINER & Ph. MATHERAT, « A Low Cost Reliable Architecture for S-Boxes in AES Processors », in : *IEEE Symp. Defect and Fault Tolerance (DFT)*, pages 155–160, New York City, USA, octobre 2013, <http://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=6653599>.  
(REF. BIBTEX : 'TA:DFT-13')
- [25] A. BEN DHIA, S. NASCIMENTO PAGLIARINI, L. ALVES DE BARROS NAVINER, H. MEHREZ & Ph. MATHERAT, « A defect-tolerant area-efficient multiplexer for basic blocks in SRAM-based FPGAs », in : *Microelectronics Reliability*, pages 1189–1193, juillet 2013, <http://www.sciencedirect.com/science/article/pii/S0026271413001662>.  
(REF. BIBTEX : 'AB:MR-13')
- [26] T. AN, L. ALVES DE BARROS NAVINER & Ph. MATHERAT, « Evaluation of Fault-tolerant Composite Field AES S-Boxes under Multiple Transient Faults », in : *IEEE International NEWCAS Conference*, pages 1–4, Paris, juin 2013, <http://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=6573610>.  
(REF. BIBTEX : 'TA:NEWCAS-13')
- [27] A. BEN DHIA, L. ALVES DE BARROS NAVINER & P. MATHERAT, « A New Fault-Tolerant Architecture for CLBs in SRAM-based FPGAs », in : *IEEE International Conference on Electronics, Circuits, and Systems (ICECS)*, pages 761–764, Séville, Espagne, décembre 2012, <http://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=6463643>.  
(REF. BIBTEX : 'AB:ICECS-12')
- [28] T. AN, M. CAUSO, L. ALVES DE BARROS NAVINER & Ph. MATHERAT, « Transient Fault Analysis of CORDIC Processor », in : *IEEE International Conference on Electronics, Circuits, and Systems (ICECS)*, pages 757–760, Séville, Espagne, décembre 2012, <https://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=6463644>.  
(REF. BIBTEX : 'TA:ICECS-12')
- [29] Arwa BEN DHIA, Lirida ALVES DE BARROS NAVINER & Philippe MATHERAT, « Analyzing and Alleviating the Impact of Errors on an SRAM-based FPGA Cluster », in : *IEEE International On-Line Testing Symposium (IOLTS)*, pages 31–36, Sitges, Spain, June, 27-29th 2012, <http://ieeexplore.ieee.org/xpl/articleDetails.jsp?arnumber=6313837>.  
(REF. BIBTEX : 'AB:IOLTS-12')

## Fondements des sciences et objectivité

- [30] Philippe MATHERAT, *Doublures & redoublements*, Éditions Tsémah, 2015.  
 (REF. BIBTEX : 'PM:dbl2015')  
 Version livre de l'article [33],  
<http://www.lulu.com/shop/philippe-matherat/doublures-redoublements/paperback/product-22191536.html>
- [31] Philippe MATHERAT, « Chambre noire et topologie », in : *HAL - Archives ouvertes*, 4 mai 2009,  
<http://halshs.archives-ouvertes.fr/halshs-00380328/fr/>.  
 (REF. BIBTEX : 'PM:ch-noi-topo-2009')  
 Transcription de l'exposé donné le 4 avril à la journée : *L'enclave à l'épreuve de la clinique*, organisée par Tamara Landau, Société de Psychanalyse Freudienne (<http://www.spf.asso.fr/>), Paris. Programme accessible à  
[http://www.mnemoart.org/wp/?page\\_id=729](http://www.mnemoart.org/wp/?page_id=729) et à  
[http://www.reseauspsychologues.eu/agenda/L-enclave-a-l-epreuve-de-la-clinique-journee-d-etude-Societe-de-psychanalyse-freudienne\\_ae58702.html](http://www.reseauspsychologues.eu/agenda/L-enclave-a-l-epreuve-de-la-clinique-journee-d-etude-Societe-de-psychanalyse-freudienne_ae58702.html).
- [32] Philippe MATHERAT, « Notre façon moderne de voir est conditionnée par la camera obscura - réflexion sur les fondements logiques de la perception et de la mesure », in : *Intellectica*, volume 2007/1, n° 45, pages 167–191, décembre 2007,  
<http://halshs.archives-ouvertes.fr/halshs-00243158/fr/>.  
 (REF. BIBTEX : 'PM:Intellec-07')  
 Titre du volume : "Virtual et Cognition". URL du journal :  
<https://intellectica.org/fr/notre-facon-moderne-de-voir-est-conditionnee-par-la-camera-obscura-reflexion-sur-les-fondements>.  
 Ce travail a pour origine l'exposé [?], dont la première transcription [34] détaillait plus longuement l'optique photographique.
- [33] Philippe MATHERAT, « Des doubles parenthèses de Jacques Lacan et des triples d'Alain Didier-Weill », in : *HAL, archives ouvertes du CNRS*, 2007,  
<http://halshs.archives-ouvertes.fr/halshs-00171176/fr/>.  
 (REF. BIBTEX : 'PM:dbl-par-lac-07')  
 Version preprint du livre [30]
- [34] Philippe MATHERAT, « Qu'est-ce que voir? ou comment notre vision est conditionnée par la camera obscura », in : *HAL - Archives ouvertes*, 23 octobre 2006,  
<http://halshs.archives-ouvertes.fr/halshs-00109018>.  
 (REF. BIBTEX : 'PM:HAL-10-06')  
 Ce texte est la première transcription de l'exposé [?], il a ensuite été publié en revue [32] après des remaniements importants, dont une importante réduction de la première partie

## Images

- [35] Philippe MATHERAT, « Séminaire de photographie de l'École normale supérieure »,  
<http://seminaire.photo.ens.free.fr/archives/>.  
 (REF. BIBTEX : 'PM:SPENS')  
 Réalisation du site web, de 1998 à 2005
- [36] Claudine ALLAG & Philippe MATHERAT, « De la peinture romaine à l'image tridimensionnelle – l'espace et sa représentation », in : *Le courrier de l'école normale supérieure*, volume 33, avril-mai 1996,  
<http://matherat.net/publications/peint96/peint-rom.pdf>.  
 (REF. BIBTEX : 'CA-PM:prit-96')

- [37] Martine VOYEUX, *Vues d'Ulm*, Les PENS et Diderot Editeur, Arts et Sciences, juin 1995,  
[http://www.presses.ens.fr/produit.php?ref=2-7288-0207-6&id\\_rubrique=5](http://www.presses.ens.fr/produit.php?ref=2-7288-0207-6&id_rubrique=5).

(REF. BIBTEX : 'PM:Vues-duIm')

Reportage photographique sur l'ENS de 1994 (année du bicentenaire), projet coordonné par Éric Guichard, avec l'aide de Hélène Perrin et Philippe Matherat (qui est aussi auteur d'un des textes). La réalisation de cet ouvrage a débouché sur une exposition de photos à la FNAC-Micro, boulevard Saint-Germain, en mars 1996.

Accessible également à

<https://www.amazon.fr/Vues-dUlm-Voyeux/dp/2728802076/>

- [38] Philippe MATHERAT, « Rapport sur la prospection de systèmes de projection pour le planétarium inversé », Rapport interne, Palais de la Découverte, 22 avril 1993.

(REF. BIBTEX : 'PM:paldec93')

Rapport non publié

## Histoire de la microélectronique

- [39] Philippe MATHERAT, « Une histoire de la microélectronique », in : , 1998-2012.

(REF. BIBTEX : 'PM:interne-hist-microel-2010')

Polycopié de cours, version plus complète de [40] et [41], accessible en intranet pour les élèves de l'ENST de 1998 à 2012

- [40] Philippe MATHERAT, *Une histoire de la microélectronique*, Éditions universitaires européennes, Sarrebruck, 2010, ISBN 978-613-1-52405-9,

<http://www.amazon.fr/Une-histoire-micro%8Eelectronique-Philippe-Matherat/dp/613152405X/>.

(REF. BIBTEX : 'PM:livre-hist-microel-2010')

Notice sur HAL :

<http://hal.archives-ouvertes.fr/hal-00565768>.

Version livre papier de [41].

- [41] Philippe MATHERAT, « Une histoire de la microélectronique », in : *CEL - Archives ouvertes*, 25 juin 2007,  
<http://cel.archives-ouvertes.fr/cel-00157199>.

(REF. BIBTEX : 'PM:unhm-6-07')

Ce texte est la rédaction du polycopié d'un cours enseigné aux élèves de première année de Télécom-ParisTech (École nationale supérieure des télécommunications) à partir de 1998, et régulièrement mis à jour jusqu'en 2007. Il a été enseigné dans les modules ENI (Électronique numérique intégrée) puis TEL (Télécommunications), parfois sous le nom "Évolution des technologies et des marchés". Il a été mis en ligne dès 1998, en intranet, à la disposition des élèves de l'ENST [39]. Une version de 2004 avait fait l'objet d'un polycopié imprimé pour les élèves de l'ENST [42]. La version publiée sur CEL en 2007 a ensuite été éditée en livre papier [40], après des corrections mineures

- [42] Philippe MATHERAT, « Évolution des technologies et des marchés, in : "Module TEL", avec C. Rodriguez et P. Gallion », Rapport interne 2004 COMELEC 51 : 2004-2005 : BCI IACC, ENST, novembre 2004.

(REF. BIBTEX : 'PM:ETM-04')

Polycopié d'un cours du module TEL, 30 pages

## Calculateur massivement parallèle POMP

- [43] Philippe HOOGVORST, Ronan KERYELL, Philippe MATHERAT & Nicolas PARIS, « POMP or How to Design a Massively Parallel Machine with Small Developments », in : *Lecture Notes in Computer Science*, volume 505, n° 1, pages 83–100, 10-13 juin 1991,  
[https://link.springer.com/chapter/10.1007/978-3-662-25209-3\\_7](https://link.springer.com/chapter/10.1007/978-3-662-25209-3_7).  
 (REF. BIBTEX : 'PM:POMP-how-to:parle91')  
 Actes du colloque : PARLE'91, Parallel Architectures and Languages Europe, Eindhoven, Pays-bas, édité par Springer-Verlag.  
 Notice sur HAL :  
<https://hal.archives-ouvertes.fr/hal-01166357v1>
- [44] Philippe HOOGVORST, Ronan KERYELL, Philippe MATHERAT & Nicolas PARIS, « POMP or How to Design a Massively Parallel Machine with Small Developments », Rapport interne 91-5, Laboratoire d'Informatique de l'ENS, avril 1991.  
 (REF. BIBTEX : 'PM:POMP-how-to:LIENS91-5')
- [45] Ronan KERYELL, Philippe MATHERAT & Nicolas PARIS, « POMP : un petit ordinateur massivement parallèle SIMD », in : *3èmes Rencontres sur les Algorithmes et Architectures Massivement Parallèles*, pages 21–22, CIRM Luminy, France, 1990,  
<http://matherat.net/publications/pomp.pdf>.  
 (REF. BIBTEX : 'PM:POMP:simd-fr-90')  
 du 29 au 31 octobre
- [46] Philippe MATHERAT & Alain NICOLAS, « Rapport final du projet POMP », Rapport interne, Laboratoire d'Informatique de l'ENS, septembre 1990.  
 (REF. BIBTEX : 'PM:rap-fin-pomp90')  
 Contrat MRT numero 88.E.0459

## Contrôleurs graphiques VLSI

- [47] Philippe MATHERAT, *Contribution à l'augmentation de puissance des architectures de visus graphiques*, Thèse, Université Paris 6, 11 Mai 1988,  
<http://tel.archives-ouvertes.fr/tel-00172858/fr/>.  
 (REF. BIBTEX : 'PM:Th-etat-88')  
 Thèse d'État, Jury : J. Arsac, F. Devos, J.-J. Lévy, G. Noguez, C. Puech, P. Quinton
- [48] Philippe MATHERAT, « Contribution à l'augmentation de puissance des architectures de visus graphiques », Rapport interne LIENS 88-4, Laboratoire d'Informatique de l'ENS, mai 1988.  
 (REF. BIBTEX : 'PM:th-etat-liens88')  
 Édition interne de [47]
- [49] Philippe MATHERAT, « Quelles machines pour la synthèse d'images animées? », in : *Courrier du CNRS*, volume 66-67-68, page 51, janv-juin 1987,  
<http://matherat.net/publications/cour-cnrs/cour-87.pdf>.  
 (REF. BIBTEX : 'PM:syn-im-anim-87')  
 Numéro spécial : "Spécial imagerie scientifique"
- [50] Pierre VINCENS, Nicolas PARIS, Jean-Luc PUJOL, Christine GABORIAUD, Thierry RABILLOUD, Jean-Louis PENNETIER, Philippe MATHERAT & Philippe TARROUX, « HERMeS : A second generation approach to the automatic analysis of two-dimensionnal electrophoresis gels; Part I : Data acquisition », in : *Electrophoresis*, volume 7, pages 347–356, juillet 1986,  
<http://onlinelibrary.wiley.com/doi/10.1002/elps.1150070802/abstract>.

(REF. BIBTEX : 'PM:hermes-86')

- [51] Philippe MATHERAT, « Vers un contrôleur d'écran graphique VLSI », in : *Technique et Science Informatique*, volume 3, n° 2, page 129, 1984,  
<http://hal.archives-ouvertes.fr/hal-00194017/fr/>.  
(REF. BIBTEX : 'PM:tsi84')  
URL de la revue :  
<https://tsi.revuesonline.com/acceuil.jsp>.

## Conception du circuit intégré graphique EF9365

- [52] Philippe MATHERAT, *Spécifications techniques des circuits EF9365 et EF9366 - Processeur de visualisation graphique haute résolution*, 1980,  
<http://matherat.net/publications/spec-365.pdf>.  
(REF. BIBTEX : 'PM:spec365-80')  
Notice technique des circuits graphiques EF9365 et EF9366, 27 pages, référence SP01F, éditée par Thomson-Efcis.
- [53] Philippe MATHERAT, BOUTAUD, FORGET, LEBRUN & MOREAU, « A high performance integrated true graphic processor », in : *ESSCIRC'80*, Grenoble, 1980,  
<http://matherat.net/publications/esscirc80/esscirc80.pdf>.  
(REF. BIBTEX : 'PM:esscirc80')  
Dans la base IEEE :  
<http://ieeexplore.ieee.org/stamp/stamp.jsp?arnumber=5468789>.
- [54] Philippe MATHERAT, « A chip for low-cost raster-scan graphic display », in : *Computer Graphics*, volume 12, n° 3, pages 181–186, août 1978,  
<http://dl.acm.org/citation.cfm?id=807387>.  
(REF. BIBTEX : 'PM:siggraph78')  
Proceedings de la conférence ACM SIGGRAPH'78, 23-25 août à Atlanta, Ga.,  
<http://www.siggraph.org/>,  
article présentant la conception du circuit intégré EF9365, premier contrôleur de visualisation graphique, conçu à l'École normale supérieure, et commercialisé à partir de 1980 par THOMSON-EFCIS. Article ré-édité dans [55]
- [55] Philippe MATHERAT, « A chip for low-cost raster-scan graphic display », in : *Selected Reprints on VLSI Technologies and Computer Graphic*, page 289, IEEE Computer Society Press, 1983.  
(REF. BIBTEX : 'PM:Fuchs83')  
Réédition, par l'IEEE et l'ACM, de [54], à l'occasion de la conférence SIGGRAPH'83, édité par Henry Fuchs.
- [56] Philippe MATHERAT, *Conception et réalisation d'un circuit intégré pour la visualisation graphique*, Thèse, Université Paris 6, 19 mai 1978,  
<http://tel.archives-ouvertes.fr/tel-00177458/fr/>.  
(REF. BIBTEX : 'PM:Th-3cyc178')  
Thèse de troisième cycle, Jury : F. Anceau, J. Arsac, C. Girault, M. Joumard, G. Noguez
- [57] Philippe MATHERAT, « Générateur de signaux pour console graphique », 18 mai 1978,  
<http://www.google.fr/patents/US4286264>.  
(REF. BIBTEX : 'PM:brev-signaux-78')  
Brevet d'invention, déposé par THOMSON-CSF, numero SCPI 78.14764, US Patent number : 4286264
- [58] Philippe MATHERAT, « Générateur de symboles pour console graphique », 18 mai 1978,  
<http://www.google.fr/patents/US4297694>.

(REF. BIBTEX : 'PM:brev-symb-78')

Brevet d'invention, déposé par THOMSON-CSF, numero SCPI 78.14765, US Patent number : 4297694

[59] Philippe MATHERAT, « Générateur de vecteurs pour console graphique », 18 mai 1978,

<http://www.google.fr/patents/US4311998>.

(REF. BIBTEX : 'PM:brev-vect-78')

Brevet d'invention, déposé par THOMSON-CSF, numero SCPI 78.14766, US Patent number : 4311998

[60] Philippe MATHERAT, « Processeur pour terminal graphique », 18 mai 1978,

<http://www.google.fr/patents/US4266253>.

(REF. BIBTEX : 'PM:brev-proc-78')

Brevet d'invention, déposé par THOMSON-CSF, numero SCPI 78.14767, US Patent number : 4266253